

# Βασίλειος Τσούρτης

Ημερομηνία γέννησης: 09/10/1999 | Υπηκοότητα: Ελληνική | Ηλεκτρονική διεύθυνση:

[vtsourtis@ece.upatras.gr](mailto:vtsourtis@ece.upatras.gr) | Ιστότοπος: [www.tsourtis.gr](http://www.tsourtis.gr) | Διεύθυνση: Ελλάδα (Κατοικία)

## Λίγα λόγια για μένα:

Είμαι διδακτορικός φοιτητής στο τμήμα Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών του πανεπιστημίου Πατρών στο τομέα της ηλεκτρονικής.

## ΕΚΠΑΙΔΕΥΣΗ ΚΑΙ ΚΑΤΑΡΤΙΣΗ

10/2017 – 03/2023 Ρίο, Πάτρα, Ελλάδα

**ΔΙΠΛΩΜΑ ΗΛΕΚΤΡΟΛΟΓΟΥ ΜΗΧΑΝΙΚΟΥ ΚΑΙ ΤΕΧΝΟΛΟΓΙΑΣ ΥΠΟΛΟΓΙΣΤΩΝ** ΠΑΝΕΠΙΣΤΗΜΙΟ ΠΑΤΡΩΝ, ΤΜΗΜΑ ΗΛΕΚΤΡΟΛΟΓΩΝ ΜΗΧΑΝΙΚΩΝ ΚΑΙ ΤΕΧΝΟΛΟΓΙΑΣ ΥΠΟΛΟΓΙΣΤΩΝ

Διεύθυνση Πολυτεχνική Σχολή, Πανεπιστήμιο Πατρών, Ρίο, Πάτρα, Ελλάδα | Ιστότοπος [www.ece.upatras.gr](http://www.ece.upatras.gr) |

Τελικός βαθμός 8.73 |

Πτυχιακή εργασία Σχεδίαση και ανάπτυξη RF Front-End για εφαρμογές SDR με δυνατότητα παραμετροποίησης

## ΓΛΩΣΣΙΚΕΣ ΔΕΞΙΟΤΗΤΕΣ

Μητρική γλώσσα/-ες: **ΕΛΛΗΝΙΚΑ**

Άλλη/-ες γλώσσα/-ες:

	ΚΑΤΑΝΟΗΣΗ		ΟΜΙΛΙΑ		ΓΡΑΦΗ
	Ακρόαση	Ανάγνωση	Παραγωγή λόγου	Επικοινωνία λόγου	
<b>ΑΓΓΛΙΚΑ</b>	C2	C2	C2	C2	C2
<b>ΓΑΛΛΙΚΑ</b>	C1	C1	C1	C1	C1

Επίπεδα: A1 και A2: Βασικός χρήστης· B1 και B2: Ανεξάρτητος χρήστης· C1 και C2: Έμπειρος χρήστης

## ΨΗΦΙΑΚΕΣ ΔΕΞΙΟΤΗΤΕΣ

Good knowledge of simulation-designing tools (ADS Keysight CST Studio Suite) | LTspice IV (good knowledge)

## ΠΡΟΣΘΕΤΕΣ ΠΛΗΡΟΦΟΡΙΕΣ

### ΑΔΕΙΑ ΟΔΗΓΗΣΗΣ

Άδεια οδήγησης: B

### ΕΘΕΛΟΝΤΙΣΜΟΣ

11/2021 – 25/04/2022 Πανεπιστήμιο Πατρών

**Activities team member** Ως μέλος της Activities συμμετείχα στη διοργάνωση των παράλληλων δραστηριοτήτων στα πλαίσια του συνεδρίου, στο συντονισμό της δράσης των εθελοντών και στη διαχείριση των υλικοτεχνικών υποδομών κατά τις ημέρες διεξαγωγής του συνεδρίου, καθώς και στην πλήρη οργάνωση και υποστήριξη του PreΣΦΗΜΜΥ.

Link <https://sfhmy13.sfhmy.gr/the-conference/organizing-committee/>

## ΕΡΓΑ/ΠΡΟΤΖΕΚΤ

03/2021 – 03/2023

### **ΣΧΕΔΙΑΣΗ ΚΑΙ ΑΝΑΠΤΥΞΗ RF FRONT-END ΓΙΑ ΕΦΑΡΜΟΓΕΣ SDR ΜΕ ΔΥΝΑΤΟΤΗΤΑ ΠΑΡΑΜΕΤΡΟΠΟΙΗΣΗΣ**

Στην παρούσα διπλωματική εργασία, σχεδιάζεται ένα RF front-end που προορίζεται για χρήση σε εφαρμογές SDR. Οι συχνότητες λειτουργίας του κυκλώματος βρίσκονται στις μπάντες S,C, στο εύρος 2 – 8 GHz. Η σχεδίασή του πραγματοποιήθηκε στο λογισμικό Advanced Design System (ADS) της εταιρίας Keysight. Επίσης αναπτύσσεται ένα σύστημα αυτόματης ενίσχυσης του λαμβανόμενου σήματος βασικής ζώνης με εύρος από DC-120MHz σε ένα σταθερό επίπεδο τάσης εξόδου. Η διάταξη αυτή χρησιμοποιείται για να επεκτείνει την δυναμική περιοχή των αναλογικό-ψηφιακών μετατροπών που ακολουθούν. Οι προσομοιώσεις και η ανάπτυξη των κυκλωμάτων πραγματοποιήθηκε στο λογισμικό SPICE της Analog Devices, LTspice.

**Link** <https://hdl.handle.net/10889/24772>

04/2021 – 06/2021

**OPTICAL CROSS CONNECT FOR PACKET SWITCHING** Designed an all optical soa based cross-connect for use in a packet switching metro access network.

**Link** <https://drive.google.com/file/d/1CaRaeNRW-gV10Soig41YjmUkxBLWps3k/view>

09/2020 – 12/2020

**Tracking Autonomous Vehicles Using Beamforming** Συμμετείχα στο φοιτητικό διαγωνισμό σχεδίαση της κοινότητας κεραιών και διάδοσης (Antennas and Propagation Society) του 2020 όπου στα πλαίσια της φοιτητικής ομάδας, σχεδίασα ένα σύστημα σε χιλιοστομετρικές συχνότητες το οποίο θα ανίχνευε αμάξια μέσα σε τούνελ με την χρήση τεχνικών beamforming. Η ομάδα μου κατέλαβε την 11η θέση.

**Link** <https://drive.google.com/file/d/1Mzsslub9y1K5DTYWIqDt-QkKnWHI2gcm/view>